

## [ Invitation ]

### 異質加速運算工作坊

## Heterogenous Accelerated Computing Workshop

2025 年 8 月 13 日(星期三)| 13:10–17:30|臺灣大學博理館 201 教室

August 13, 2025 | 13:10–17:30 | Rm. 201, Barry Lam Hall, NTU

誠摯邀請您參加由 AMD 大學計畫與國立臺灣大學共同主辦的「異質加速運算工作坊」。本活動集結在異質與加速運算領域的頂尖專家，將分享在圖形處理加速、基於 FPGA 的機器學習以及異質運算叢集設計等方面的最新研究與應用。

Join us for an exciting afternoon of insight and innovation at the **Heterogenous Accelerated Computing Workshop**, co-hosted by **AMD University Program** and **NTU**. This event brings together global leaders in heterogeneous and accelerated computing to share their latest research and applications in energy-efficient graph processing, FPGA-based machine learning, and heterogeneous cluster design.

---

### 議程 | Agenda

時間 Time	議程內容 Session
13:10 – 13:30	報到 Registration
13:30 – 13:40	開場致詞 Opening Remarks
13:40 – 14:30	國立陽明交通大學 賴伯承 教授 Prof. Bo-Chen Lai, NYCU 主題：以 FPGA 實現高速機器學習推進科學發現 <i>Fast Machine Learning Processing on FPGA for Science Discovery</i>
14:30 – 15:20	蘇黎世聯邦理工學院 Prof. Gustavo Alonso, ETH Zurich 主題：建構 HACC 平台-邁向異質運算的挑戰與實踐 <i>Research around and on the HACC infrastructure or how to make heterogeneous computing happen</i>
15:20 – 15:40	中場休息 / 交流 Break / Networking

時間 Time	議程內容 Session
15:40 – 16:30	新加坡國立大學 Prof. Bingsheng He, National University of Singapore (NUS) 主題：高效能圖形運算加速器的設計與應用 <i>Energy Efficient Graph Accelerators</i>
16:30 – 17:20	國立臺灣大學 楊家驥 教授 Prof. Chia-Hsiang Yang, NTU 主題：次世代基因定序之運算加速器設計 <i>Genome Analysis Accelerators for Next-Generation Sequencing</i>
17:20 – 17:30	綜合討論與交流 Discussion & Networking

## 講者介紹 | Speakers

### Prof. Bo-Chen Lai (賴伯承)

國立陽明交通大學電子工程學系教授，研究專長涵蓋系統晶片設計、平行運算與 FPGA 加速

Professor, Department of Electronics Engineering, NYCU  
Researcher in SoC design, parallel computing, and FPGA acceleration

[More Info](#)



### Prof. Gustavo Alonso

蘇黎世聯邦理工學院資訊科學系教授、計算平台研究所所長，  
領導 AMD HACC 計畫，專精於雲端系統與現代硬體架構

Professor, ETH Zurich; Head of Institute of Computing Platforms  
Leader of the AMD HACC initiative; specialist in cloud architecture and modern hardware

[More Info](#)



### Prof. Bingsheng He

新加坡國立大學計算學院副院長，研究領域包括圖形資料處理、異質運算與資料庫系統

Vice Dean (Research), School of Computing, NUS  
Expert in graph data systems, heterogeneous computing, and database systems

[More Info](#)



## Prof. Chia-Hsiang Yang (楊家驥)

國立臺灣大學電機工程學系教授，研究聚焦於節能機器學習處理器、生醫微系統與訊號處理晶片

Professor, Department of Electrical Engineering, NTU  
Expert in energy-efficient ML processors, biomedical microsystems, and signal processing ICs

 [More Info](#)



---

## 主辦單位 | Organizers

- 主辦單位 **Host** : AMD 大學計畫 ( AMD University Program )
- 共同主辦 **Co-Organizer** : 國立臺灣大學 ( NTU )
- 協辦單位 **Collaborators** : 工業技術研究院 ( ITRI )

---

## 地點與報名資訊 | Venue & Registration

地點 **Location** : 國立臺灣大學 博理館 201 教室 ( Rm. 201, Barry Lam Hall, NTU )

台北市大安區羅斯福路四段 1 號 ( No.1, Roosevelt Road, Sec. 4, Taipei )

報名連結 **Register Now**: <https://forms.gle/16hQR5Y3PYpCAE3R6>

聯絡信箱 **Inquiries**: [eric.chang@amd.com](mailto:eric.chang@amd.com)